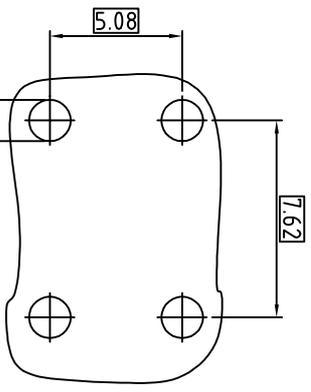
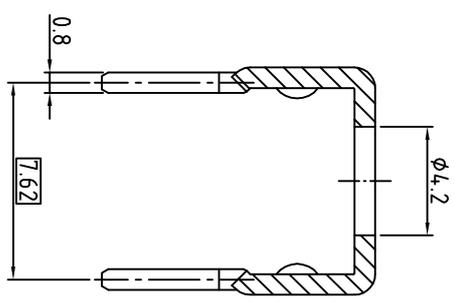
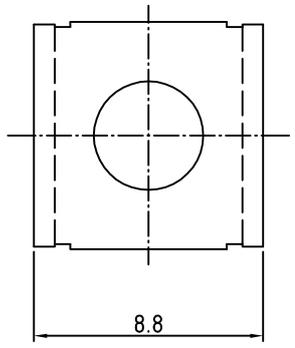
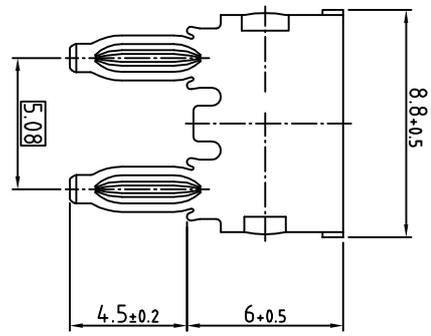


A B C D E F 1 2 3 4 5 6 7 8



1.6 Toleranz Leiterplattenloch siehe ept-Katalog /
pcb-hole-tolerance see ept-catalogue

Werkstoff / Material: CuSn Oberfläche / surface min. 2µm Sn		Änderkennzeichen / General Alterations: Zeichnungsnummer / Drawing number DIN ISO 8015		A3		Maßstab / Scale: 5:1	
Datum / Date 24.05.2016		Name / Name K. Reich		Verwendungsbereich / Range of application Kundenzeichnung / customer drawing		Benennung / Description Power-Anschluß / power contact ohne Flachsteckanschluss ϕ 4,2 without male spade connector ϕ 4,2	
Version / Änderung / Revision 01 drawing modified		Datum / Date 24.05.2016		Name / Name K. Reich		Zeichnungsnummer / Drawing number 910-22015	
K. Reich		ept GmbH www.ept.de		Nr. / Blatt / Sheet C		Status/State 1/1	
Gewicht / Weight:							

F E D C B A